

UNIVERSIDAD POLITÉCNICA DE MADRID

OFERTA DE TRABAJO/JOB OFFER

INFORMACION BÁSICA/BASIC INFO

- ***PROYECTO/PROJECT:** C220505C202/TED2021-132475B-I00
- ***100% FINANCIACION UE/PLAN DE TRANSFORMACIÓN, RECUPERACION Y RESILIENCIA/100% EU FINANCING/TRANSFORMATION PLAN, RECOVERY AND RESILIENCE:** NO
- ***PUESTO OFERTADO/TITLE OF THE POSITION:** Researcher / Investigador
- ***Nº VACANTES/NUMBER OF POSITIONS AVAILABLE:** 1
- ***CATEGORÍA/RESEARCHER PROFILES:** First Stage Researcher (R1)
- ***DEPARTAMENTO/DEPARTMENT:** Centro de Electrónica Industrial (CEI)
- ***DIRECCIÓN/WORK LOCATIONS:**
c/ José Gutiérrez Abascal, 2, Madrid (Spain)
Sede ETSII

INFORMACION DE CONTRATACIÓN/HIRING INFO

- ***ÁREA TECNOLÓGICA/WORK TECHNOLOGY AREA:** P-154 Electrónica
- ***CAMPO DE INVESTIGACION/RESEARCH FIELD:** Engineering - Electronic engineering
- ***TAREAS/TASKS:**
Study of alternatives for efficient power supplies in wearable systems, implementation of innovative powering techniques in ultra low power contexts, and context aware power supplies for cloud to edge orchestration.
- ***CONTRATO/TYPE OF CONTRACT:** Indefinido de Actividades Científico-Técnicas Art. 23.bis Ley de la Ciencia
- ***JORNADA/JOB STATUS:** Jornada completa
- ***HORAS SEMANA/HOURS PER WEEK:** 37.5
- DISPONIBILIDAD PARA VIAJAR/AVAILABILITY TO TRAVEL:** Si
- ***SALARIO BRUTO AÑO/SALARY OFFERED:** 21000
- ***FECHA LÍMITE INSCRIPCIÓN/APPLICATION DEADLINE:** 16/03/2023
- ***FECHA ESTIMADA DE CONTRATACIÓN/ESTIMATED DATE OF JOB CONTRACT:** 1/04/2023
- ***DURACIÓN DE TAREAS DEL CONTRATO/TERM OF CONTRACT:** 30/11/2024
- ***FINANCIACIÓN PROGRAMA MARCO UE/IS THE JOB FUNDED THROUGH A EU RESEARCH FRAMEWORK PROGRAMME?:** Not funded by an EU programme
- PROGRAMA REFUGIADOS UE/Science4Refugees:** No

INSCRIPCIÓN/APPLICATION

- ***EMAIL DE INSCRIPCIÓN/APPLICATION EMAIL:** yolanda.rodriago@upm.es
- ***PERSONA DE CONTACTO/CONTACT PERSON:** Jorge Portilla / Airán Francés
- WEBSITE:** www.cei.upm.es

REQUISITOS/REQUIREMENTS

*NIVEL EDUCATIVO REQUERIDO/REQUIRED EDUCATION LEVEL

- **PRINCIPAL CAMPO DE INVESTIGACIÓN 1/MAIN RESEARCH FIELD 1:** Engineering
 - **NIVEL/LEVEL:** Master
- **PRINCIPAL CAMPO DE INVESTIGACIÓN 2/MAIN RESEARCH FIELD 2:**
 - **NIVEL/LEVEL:**

HABILIDADES-CUALIFICACIONES-INFORMÁTICA/SKILLS/QUALIFICATIONS:

Programming Languages: C, Python, C++.

REQUERIMIENTOS ESPECÍFICOS/SPECIFIC REQUIREMENTS:

HW circuit design based on FPGAs, power systems por embedded computing.
Design, modeling, and control of power supplies.

IDIOMAS REQUERIDOS/REQUIRED LANGUAGES:

- **IDIOMA 1/LANGUAGE 1:** English
 - **NIVEL LECTURA/READING LEVEL:** Alto
 - **NIVEL ESCRITO/WRITING LEVEL:** Alto
 - **NIVEL CONVERSACIÓN/CONVERSATION LEVEL:** Alto
- **IDIOMA 2/LANGUAGE 2:**
 - **NIVEL LECTURA/READING LEVEL:**
 - **NIVEL ESCRITO/WRITING LEVEL:**
 - **NIVEL CONVERSACIÓN/CONVERSATION LEVEL:**
- **IDIOMA 3/LANGUAGE 3:**
 - **NIVEL LECTURA/READING LEVEL:**
 - **NIVEL ESCRITO/WRITING LEVEL:**
 - **NIVEL CONVERSACIÓN/CONVERSATION LEVEL:**

EXPERIENCIA EN INVESTIGACION REQUERIDA/REQUIRED RESEARCH EXPERIENCE:

- **CAMPO INVESTIGACIÓN 1/RESEARCH FIELD 1:** Engineering - Electrical engineering
 - **AÑOS MÍNIMOS DE EXPERIENCIA REQUERIDOS/MINIMUM YEARS OF EXPERIENCE REQUIRED:** 1 - 4
- **CAMPO INVESTIGACIÓN 2/RESEARCH FIELD 2:** Engineering - Electronic engineering
 - **AÑOS MÍNIMOS DE EXPERIENCIA REQUERIDOS/MINIMUM YEARS OF EXPERIENCE REQUIRED:** 1 - 4
- **CAMPO INVESTIGACIÓN 3/RESEARCH FIELD 3:**
 - **AÑOS MÍNIMOS DE EXPERIENCIA REQUERIDOS/MINIMUM YEARS OF EXPERIENCE REQUIRED:**

*Campos obligatorios/Required fields

INFORMACIÓN ADICIONAL/ADDITIONAL INFO

BENEFICIOS/BENEFITS:

Possibility in enrolling in the PhD program in Electrical Engineering and acquiring advanced skills in embedded systems.

Travel costs to attend conferences are also included.

CRITERIOS Y PROCESO DE SELECCIÓN/ELIGIBILITY CRITERIA AND SELECTION PROCESS

(<https://www.upm.es/Investigacion/HRS4R/HRS4R/Seleccion>):

Se aplican las pautas establecidas en el proceso de selección del nuevo *Reglamento para el proceso de selección y contratación del personal investigador, personal técnico y personal gestor relacionado con la investigación de la Universidad Politécnica de Madrid*, aprobado en la UPM.

Capacity of the candidate to design power supplies for ultra low power devices.

Experience in the field of embedded systems, programming, and HW design based on FPGA.

COMENTARIOS ADICIONALES/ADDITIONAL COMMENTS:

El contrato es parte del proyecto TED2021-132475B-I00, financiado por MCIN/AEI/10.13039/501100011033 y por la Unión Europea “NextGenerationEU”/PRTR»

(Contrato financiado por Ministerio de Ciencia e Innovación y por el Plan de Recuperación, Transformación y Resiliencia. Plan Estatal de Investigación Científica, Técnica y de Innovación para el período 2021-2023. Ayudas públicas a proyectos estratégicos orientados a la transición ecológica y a la transición digital. Convocatoria 2021)